

# Poprawki do „Wstęp do informatyki. Podręcznik”

Piotr Fulmański<sup>1</sup>  
Ścibór Sobieski<sup>2</sup>

7 grudnia 2006

<sup>1</sup>E-mail: [fulmanp@math.uni.lodz.pl](mailto:fulmanp@math.uni.lodz.pl)

<sup>2</sup>E-mail: [scibor@math.uni.lodz.pl](mailto:scibor@math.uni.lodz.pl)



# Spis treści

<b>Spis treści</b>	<b>3</b>
<b>1 Errata</b>	<b>5</b>
1.1 Poprawki . . . . .	5
1.2 Uzupełnienie literatury . . . . .	8
<b>Bibliografia</b>	<b>9</b>



# Rozdział 1

## Errata

Rozdział ten zawiera poprawki i pewne dodatki związane z [3].

### 1.1 Poprawki

Zapis: s. 123, w. 12 g (d) oznacza: strona 123 wiersz 12 od góry (dołu).

- s. 7, w. 9 d  
jest: nie tyle powodu  
powinno być: nie tyle z powodu
- s. 10, w. 12 g  
jest: dalszych informacji wymienionych w pozycjach bibliografii  
powinno być: dalszych informacji w wymienionych pozycjach bibliografii

- s. 41, przykład 2.1

jest:

$$w = \dots \stackrel{(2.9,2.7)}{=} (x + x0)(\bar{x} + z) \stackrel{(2.14,2.7)}{=} \dots$$

powinno być:

$$w = \dots \stackrel{(2.9,2.7)}{=} (x + x + 0)(\bar{x} + z) \stackrel{(2.14,2.7)}{=} \dots$$

- s. 65, w. 4 g  
jest:  $(Q \cup \{k, t, n\} \times \Sigma)$   
powinno być:  $(Q \cup \{k, t, n\}) \times \Sigma$

- s. 71, w. 4 d  
jest: mikroprocesory  
powinno być: mikrokontrolery
- s. 76, rozdział 3.4  
jest: opis nie jest wystarczająco precyzyjny i nie odpowiada rysunkowi  
powinno być: proponujemy zdanie: „Zasadniczo w procesorze 8086 wyróżnia się . . .” zastąpić zdaniem: „Zasadniczo w procesorze 8086 wyróżnia się dwa główne elementy: układ wykonawczy i układ sterowania magistrali.”. Ponadto przy opisie elementów składowych układu wykonawczego dodać:  
  
EU – jednostka wykonawcza (ang. *execution unit*), odpowiada za wykonanie rozkazu;
- s. 106, 3 wiersz tabeli przejść z zadania 6 a) w kolumnie: kierunek ruchu głowicy  
jest: →  
powinno być: ←
- s. 127, w. 7 d  
jest: odwołanie od konkretnego  
powinno być: odwołanie do konkretnego
- s. 132, źle sformatowany pseudokod instrukcji pętli do-while i while  
powinno być:  
  
do  
begin  
    . . . ciąg instrukcji powtarzanych  
    dopóki warunek jest spełniony  
end  
while(warunek)  
  
while(warunek)  
begin  
    . . . ciąg instrukcji powtarzanych  
    dopóki warunek jest spełniony  
end
- s. 143, przykład 5.6 powinno być:

```
fib_r (n)
begin
  if ( (n=1) OR (n=0) ) then
    begin
      fib_r := 1;
    end
  else
    begin
      fib_r := fib_r(n-1)+fib_r(n-2);
    end
  end
  return fib_r;
end
```

Proponujemy ponadto przywrócić instrukcję `return`. Przywrócić, jako, że pierwotnie nie chcieliśmy jej używać aby maksymalnie uprościć wykładany materiał. Okazało się jednak, że prowadzi to do pomyłek i nieporozumień, czego dowodem jest opisywany błąd. Przyjmujemy zatem, że instrukcja `return` kończy lub też przerywa wykonywanie funkcji, powodując tym samym powrót w programie do miejsca jej wykonania. Ponadto powoduje ona zwrócenie przez funkcję określonej wartości. Jeśli mamy zatem następujący fragment kodu:

```
function JakaśFunkcja (argument1, argument2)
begin
  ...
  return x;
  ...
end
```

to zapis

```
a:=JakaśFunkcja(b,z);
```

powoduje wywołanie funkcji `JakaśFunkcja` z dwoma argumentami o wartościach odpowiadających wartościom zmiennych `b` oraz `z` a następnie przypisanie wyniku jej działania do zmiennej `a`.

- s. 143,  
jest:

$$fib_{n+1} := fib_n + fib_{n-1}$$

powinno być:

$$fib_n := fib_{n-1} + fib_{n-2}$$

albo

$$fib_{n+1} := fib_n + fib_{n-1},$$

ale przy założeniu, że  $n \geq 1$ .

- s. 246, odpowiedzi do zadania 8 dla podpunktów a), b), e), f) oraz j) powinny być następujące:

- a) C99 → 2853
- b) 2A5 → 575
- e) 3BC → 815
- f) 910 → 2084
- j) 40C → 844

## 1.2 Uzupełnienie literatury

Materiały uzupełniające spis literatury podany w podręczniku zawarte są w bibliografii niniejszego dokumentu.

# Bibliografia

- [1] R.A. Duncan, *Survey of Parallel Computer Architectures*, IEEE Computer, vol. 23, no. 2, February 1990, s. 5-16.
- [2] Michael J. Flynn, Kevin W. Rudd, *Parallel Architectures*, In ACM Computer Surveys, March 1996 (materiały znalezione w Internecie).
- [3] Piotr Fulmański, Ścibór Sobieski, *Wstęp do informatyki. Podręcznik*, Wydawnictwo UŁ, 2005.
- [4] H.-O. Peitgen, H. Jurgens, D. Saupe, *Granice chaosu. Fraktale*, tom I, Wydawnictwo Naukowe PWN, Warszawa, 1997.
- [5] Cezary Zieliński, *Podstawy projektowania układów cyfrowych*, Wydawnictwo Naukowe PWN, Warszawa, 2003.